# 南开《计算机原理》期末考核参考试题

来源：网络 作者：风华正茂 更新时间：2025-06-12

*《计算机原理》20春期末考核-00001一、单选题(共道试题,共分)1.在指令“MOVAX，0”执行后，CPU状态标志位IF的值()A.为0B.为lC.不确定D.不变答案:D2.假设某系统总线在一个总线周期中并行传输4字节的信息,一个总线周...*

《计算机原理》20春期末考核-00001

一、单选题

(共

道试题,共

分)

1.在指令“MOV

AX，0”执行后，CPU状态标志位IF的值()

A.为0

B.为l

C.不确定

D.不变

答案:D

2.假设某系统总线在一个总线周期中并行传输4

字节的信息,一个总线周期占用2个时钟周期,总线时钟频率为10MHz,则总线带宽是()

A.10MB/s

B.20MB/s

C.40MB/s

D.80MB/s

答案:B

3.在系统总线的数据线上,不可能传输的是()

A.指令

B.操作数

C.握手（应答）信号

D.中断类型号

4.为了对N

个设备使用总线的请求进行仲裁,在独立请求方式中需要使用的控制线数量为()

A.N

B.3

C.2

[log2N

]

D.2N

5.在控制器的控制方式中,机器周期内的时钟周期个数可以不相同,这属于()

A.同步控制

B.异步控制

C.半异步控制

D.联合控制

6.某计算机字长为16

位,存储器容量为64KB,CPU

按字寻址,其可寻址的单元数()

A.64K

B.32KB

C.32K

D.64KB

7.若一台计算机的机器字长为4

字节,则表明该机器()

A.能处理的数值最大为4

位十进制数

B.能处理的数值最多为4

位二进制数

C.在CPU

中能够作为一个整体处理32

位的二进制代码

D.在CPU

中运算的结果最大为232

8.异步控制常用于()

A.CPU

访问外围设备时

B.微程序控制器中

C.微型机的CPU

控制中

D.硬布线控制器中

9.8位定点原码整数10100011B的真值为()

A.+0100011

B.-0100011

C.+1011101

D.-1011101

10.在CPU的组成中不包括()

A.运算器

B.存储器

C.控制器

D.寄存器

11.一般存储系统由三级组成,下列关于各级存储器的作用及速度、容量的叙述中正确的是()

A.主存存放正在CPU

中运行的程序，速度较快，容量很大

B.Cache

存放当前所有频繁访问的数据，特点是速度最快、容量较小

C.外存存放需联机保存但暂时不执行的程序和数据，容量很大且速度很慢

D.外存存放需联机保存但暂时不执行的程序和数据，容量很大且速度很快

12.在链式查询方式下,若有N

个设备,则()

A.有N

条总线请求信号

B.共用一条总线请求信号

C.有N-1

条总线请求信号

D.无法确定

13.控制器的全部功能是()

A.产生时序信号

B.从主存取出指令并完成指令操作码译码

C.从主存取出指令、分析指令并产生有关的操作控制信号

D.都不对

14.如果指令中的地址码就是操作数的有效地址，那么这种寻址方式称为()。

A.立即寻址

B.直接寻址

C.间接寻址

D.寄存器寻址

15.某机器有一个标志寄存器,其中有进位/借位标志CF、零标志ZF、符号标志SF

和溢出标志OF,条件转移指令bgt(无符号整数比较,大于时转移)的转移条件是()

A.CF+OF

=

B.SF

+ZF

=

C.CF

+

ZF

=

D.CF

+

SF

=1

二、多选题

(共

道试题,共

分)

16.以下叙述中正确的是()

A.总线结构传送方式可以提高数据的传输速度

B.与独立请求方式相比，链式查询方式对电路的故障更敏感

C.PCI

总线采用同步时序协议和集中式仲裁方式

D.总线的带宽是总线本身所能达到的最高传输速率

17.对于CISC

机和RISC

机,以下说法正确的是()

A.RISC

机的指令条数比CISC

机少

B.RISC

机器的指令的平均字长比CISC

机器指令的平均字长短

C.对大多数计算任务来说，RISC

机器程序所用的指令条数比CISC

机器少

D.RISC

机器和CISC

机器都在发展

18.有关一地址运算类指令的叙述中,错误的是

A.仅有一个操作数，其地址由指令的地址码提供

B.可能有一个操作数，也可能有两个操作数

C.一定有两个操作数，另一个是隐含的D.指令的地址码字段存放的一定是操作码

19.一般存储系统由三级组成,下列关于各级存储器的作用及速度、容量的叙述中错误的是

A.主存存放正在CPU

中运行的程序，速度较快，容量很大

B.Cache

存放当前所有频繁访问的数据，特点是速度最快、容量较小

C.外存存放需联机保存但暂时不执行的程序和数据，容量很大且速度很慢

D.外存存放需联机保存但暂时不执行的程序和数据，容量很大且速度很快

20.假设不采用Cache

和指令预取技术,且机器处于“开中断”状态,则在下列有关指令执行的叙述中,正确的是()

A.每个指令周期中CPU

都至少访问内存一次

B.每个指令周期一定大于或等于一个CPU

时钟周期

C.空操作指令的指令周期中任何寄存器的内容都不会被改变

D.当前程序在每条指令执行结束时都可能被外部中断打断

21.以下说法正确的是

A.硬盘是外部设备

B.软件的功能与硬件的功能在逻辑上是等效的C.硬件实现的功能一般比软件实现具有较高的执行速度

D.软件的功能不能由硬件取代

22.下面有关系统主存的叙述中,正确的是()

A.RAM

是可读可写存储器，ROM

是只读存储器

B.ROM

和RAM的访问方式相同，都采用随机访问方式进行

C.系统的主存由RAM

和ROM

组成D.系统的主存都是用DRAM

芯片实现的23.以下说法正确的是

A.计算机的机器字长是指数据存储与运算的基本单位

B.寄存器由触发器构成C.计算机中一个字的长度都是32

位

D.磁盘可以永久性存放数据和程序

24.下列因素中,与Cache的命中率有关的是

A.Cache

块的大小

B.Cache的容量

C.主存的存取时间

D.CPU处理速度

25.以下说法错误的是

A.寄存器的设置对汇编语言程序是透明的B.实际应用程序的测试结果能够全面代表计算机的性能

C.系列机的基本特性是指令系统向后兼容

D.软件和硬件在逻辑功能上是等价的三、判断题

(共

道试题,共

分)

26.虚存对应用程序员、系统程序员都不透明

27.DRAM存储器芯片只要不关电源，信息就不会丢失。

28.外存存放需联机保存但暂时不执行的程序和数据,容量很大且速度很快

29.计算机的内存与外存都可以直接与CPU交换数据。

30.8253三个计数通道结构完全相同，且独立工作()。

31.{图}及{图}信号是与系统中其它总线主设备有关的信号

32.单体多字存储器主要解决访存速度的问题

33.只有将两个正数相加时才有可能产生溢出

34.8088的Ready信号是由外部硬件产生的。

35.所有指令都有操作码和地址码

四、主观填空题

(共

道试题,共

分)

36.CPU响应中断时最先完成的两个步骤是##和##。

37.DMA数据传送过程可分为##、数据块传送和##三个阶段。

38.一个中断向量对应一个##

五、简答题

(共

道试题,共

分)

39.兼容性是计算机的一个重要性能，请解释一下何为向上兼容？

40.如何理解软、硬件之间的等价性？

41.请解释助记符

本DOCX文档由 www.zciku.com/中词库网 生成，海量范文文档任你选，，为你的工作锦上添花,祝你一臂之力！